младший научный сотрудник на полную ставку в подразделение ОИМ

**Должностные обязанности:**

* Оформление документации для производства печатных плат под автоматизированный монтаж
* Исследование и разработка тестовых структур, макетных, экспериментальных и опытных образцов, направленных на определение свойств и характеризацию систем металлизации (BEOL, Back End Of Line) интегральных микросхем, а также зависимостей от параметров технологии и способов их оптимизации
* Сбор и анализ с использованием ЭВМ информации из источников, в т. ч. на иностранных языках, практическая реализация исследованных методов с использованием программного обеспечения.
* Разработка программ, методов и методик измерения и контроля параметров и электрофизических характеристик специализированных микросхем и тестовых структур для оценки характеристик межэлементных связей внутри структуры ИС и их надёжности.
* Экспериментальное исследование полупроводниковых структур с применением ручных/полуавтоматических зондовых станций, анализаторов и другого измерительного оборудования.
* Выполнение НИР, ОКР; разработка конструктивно-технологических ограничений для используемых п/п технологий, конструкторской и технологической документации по исследуемым полупроводниковым структурам и межсоединениям.
* Создания научно-технического задела по тематике принципов формирования и контроля систем металлизации в интегральных схемах с субмикронными нормами.
* Подготовка научных трудов, участие в научно-практических конференциях, семинарах, выставках.

**Требования:**

* Высшее образование (по программе специалитета или магистратуры)
* Стаж научной работы не менее 3 лет; при наличии ученой степени, окончании аспирантуры или прохождении стажировки – без предъявления требований к стажу работы.
* Уверенное владение английским языком, в том числе техническим.
* Опыт работы с измерительным лабораторным оборудованием SUSS/Cascade Microtech/MPI, Keysight B1500A, Keysight B2200.
* Опыт работы с прикладными программами для технических вычислений и обработки данных, знание AutoCAD, Microsoft Office, Agilent VEE Pro, Agilent Easy EXPERT
* Владение одной или несколькими современными САПР для разработки аналоговых/смешанных и цифровых схем (от Cadence, Synopsys и т.д.)
* Знание основных положений и требований стандартов ЕСКД и ЕСТД, наличие навыков подготовки научно-технических отчётов и технической документации.
* Уверенное чтение чертежей и спецификаций ПП

**Условия:**

* Работа в научной лаборатории по разработке и изготовлению инновационной продукции
* Полный рабочий день
* На территории работодателя
* График работы 5/2 с 9 до 18 часов